

Webinar:

PCB - Wie beschreiben wir unsere Vorstellungen zur Leiterplattenqualität?

Referent:

Dr.-Ing. Thomas Ahrens, IPC Master Trainer

Termin: Donnerstag 1. Oktober 2020 von 15:00 Uhr bis 16:00 Uhr

Anmeldung (kostenfrei) an [seminar@trainalytics.de](mailto:seminar@trainalytics.de)

Kurzfassung

Wenn der Baugruppendesigner und der Baugruppenfertiger die Anforderungen an die Leiterplattenqualität beschreiben, dann muss neben der funktionalen Zuverlässigkeit unter Betriebsbedingungen auch das Überleben im Lötprozess berücksichtigt werden. Die Funktionssicherheit wird durch Anbindungen der verschiedenen Kupferlagen an die Lochmetallisierungen und durch die Kupferschichtdicken nach der Prozessierung zur Stromtragfähigkeit bestimmt. Das Überleben im Lötprozess wird durch die Begrenzung der Z-Achsen-Ausdehnung des Basismaterials, durch die Hülsenschichtdicken in den Löchern, und durch den Delaminationswiderstand gewährleistet. Bei der Auswahl eines geeigneten Basismaterials hilft der Einsatz von IPC-4101, und bei der Formulierung der Anforderungen hilft IPC-6012 „Qualifikation und Leistungsspezifikation für starre Leiterplatten“. Das wird im Online-Seminar an Beispielen gezeigt.

Dauer der Online-Präsentation am 1. Oktober: 45 min. Diskussion im Anschluss: 15 min.

Dieses Webinar „PCB“ ist eine „Kostprobe“ für die 4 Tage IPC Training und Zertifizierung im Programm IPC-6012 / IPC-A-600 zur Spezifikation und Qualitätsbewertung von Leiterplatten vom 3. bis 6. November in Lippstadt.

Der IPC-6012-Kurs ist als Präsenzveranstaltung in Lippstadt geplant. Im Falle, dass Präsenzveranstaltungen zu dem Zeitpunkt Hygiene-bedingt als kritisch erscheinen, wird der Kurs als Online-Veranstaltung durchgeführt.