

Webinar:

SOL - Einführung in genormte Lötbarkeitstests für elektronische Bauelemente

Referent:

Dr.-Ing. Thomas Ahrens, IPC Master Trainer

Termin: Freitag 31. Juli 2020 von 10:00 Uhr bis 11:00 Uhr

Anmeldung (kostenfrei) an seminar@trainalytics.de

Kurzfassung

Die Verantwortung für die Lötbarkeit der Komponenten liegt beim Verarbeiter. Das sagen die grundlegenden Industrierichtlinien, z. B. IPC/J-STD-001.

Doch Benetzbarkeit allein reicht zum erfolgreichen Löten nicht aus! Schließlich sollen die Bauteile und Leiterplatten den Fertigungsprozess, insbesondere die Löttemperatur überleben. Im Webinar werden die Aspekte Benetzung, Lötwärmebedarf und Lötwärmebeständigkeit und ihre Überführung in genormte Lötbarkeitstests erläutert.

Die Benetzbarkeit der Oberflächen nach einer Vorbehandlung, die eine Lagerzeit simuliert, ist nur die halbe Information zur Eignung einer Elektronik-Komponente für die Baugruppenfertigung. Zur Ergänzung muss ein Nachweis der Lötwärmebeständigkeit erbracht werden. Üblich ist dafür eine Prüfung der Widerstandsfähigkeit gegen die Auflösung einer Metallisierung, es können aber auch andere Schädigungsmechanismen im Lötprozess eine Rolle spielen.

Das Webinar behandelt diese Mechanismen und die entsprechenden Prüfvorschriften nach gängigen nationalen und internationalen Normen.

Dauer der Präsentation: 45 min. Diskussion im Anschluss: 15 min.

Dieses Webinar ist eine „Kostprobe“ für das 2-Tages-Seminar QBF = Qualitätsfaktoren in der Fertigung elektronischer Baugruppen. Im Seminar QBF werden die Prozessschritte Pastendruck, Bestückung, Reflowlöten, sowie Wellen- und Selektivlöten betrachtet und die Einflussfaktoren und ihre Wechselwirkungen kritisch analysiert. Am zweiten Tag wird das Modul 1 aus der Prozess-Grundrichtlinie IPC/J-STD-001 trainiert und zertifiziert. Die J-STD-001-Anforderungen an Geräte, Materialien, Personal und Prozess werden mit den Informationen aus dem ersten Tag korreliert und verdeutlicht. Das Seminar QBF findet am 29. & 30. September statt. Die einhergehende IPC-Zertifizierung führt zum Level CIS (Certified IPC Specialist) im Programm J-STD-001 und ist auf das Modul 1 beschränkt.